

# 1ÈRE ÉCOLE THÉMATIQUE "CONCEPTION FAIBLE CONSOMMATION DE SYSTÈMES TEMPS RÉEL"

## ECOFAC

DU 3 AU 7 AVRIL 2006

À la Maison du Séminaire  
NICE

### Estimation et Optimisation de la Consommation : Du transistor au système, Concepts et aspects pratiques

- Evolution des batteries, Circuits mixtes,
- Consommation statique et Nouvelle technologie,
- Architecture faible consommation (processeur asynchrone, reconfigurable, bus, système mémoire),
- Estimation logicielle de la consommation et Optimisation de code,
- Allocation/Ordonnancement faible consommation (DVFS/modes repos/ABB)

#### Comité scientifique

A. AMARA (ISEP)  
M. AUGUIN (I3S)  
C. BELLEUDY (I3S)  
R. DAVID (CEA-List)  
P. GARDA (LISIF)  
N. JULIEN (LESTER)  
P. KAJFASZ (Thales)  
Y. LEDUC (Texas Instruments)  
P. MAURINE (LIRMM)  
N. NAVET (LORIA)  
O. SENTIEYS (IRISA)  
M. RENAUDIN (TIMA)

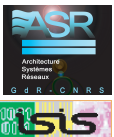
#### Comité d'organisation

M. AUGUIN (I3S)  
C. BELLEUDY (I3S)  
N. JULIEN (LESTER)  
C. JULLIEN (I3S)



Informations et inscriptions :  
<http://www.i3s.unice.fr/ECOFAC>

GDR  
SoC-SIP



ADEME

